Requested Patent:

JP2001291211A

Title:

MAGNETIC THIN FILM HEAD, THE FABRICATION METHOD, AND MAGNETIC DISK

**Abstracted Patent:** 

US2001036043;

**Publication Date:** 

2001-11-01;

Inventor(s):

KONDO AKIRA (JP); SHIINA HIROMI (JP); ISHIKAKE KENJI (JP); KAGAWA MASAYASU (JP); KOJIMA SHUICHI (JP); OIKAWA GEN (JP); SAIKI NORIYUKI (JP); SAITO HARUNOBU (JP) ;

Applicant(s):

**Application Number:** 

US20010784141 20010216;

Priority Number(s):

JP20000101206 20000331;

IPC Classification:

G11B5/39;

Equivalents:

ABSTRACT:

In formation of an upper shield of a magnetic thin film head by electroplating, a current density of electroplating is regulated stepwise with time. Thus, in the upper shield formation, a film composition and magnetic characteristic with respect to the direction of film thickness can be controlled precisely, making it possible to provide a magnetic thin film head featuring significantly reduced noise-after-write and output fluctuation

## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(II)特許出顧公開番号 特開2001-291211 (P2001-291211A)

(43)公開日 平成13年10月19日(2001.10.19)

(51) Int.Cl. <sup>7</sup>		識別記号	F I	FI		テーマコート*(参考)		
G11B	5/31		G11B	5/31	С	5 D 0 3 3		
					K	5D034		
	5/39			5/39		5 E 0 4 9		
H01F	10/14		H01F	10/14				

審査請求 未請求 請求項の数5 OL (全 10 頁)

(21)出願番号	特願2000-101206(P2000-101206)	(71)出願人	000005108			
•			株式会社日立製作所			
(22)出顧日	平成12年3月31日(2000.3.31)		東京都千代田区神田駿河台四丁目6番地			
		(72)発明者	及川 玄			
			神奈川県小田原市国府津2880番地 株式会			
			社日立製作所ストレージシステム事業部内			
		(72)発明者	小島 修一			
			神奈川県小田原市国府津2880番地 株式会			
			社日立製作所ストレージシステム事業部内			
		(74)代理人	100075096			
	·	<u> </u>	弁理士 作田 康夫			

最終頁に続く

## 

## (57)【要約】

【課題】膜厚方向の組成及び磁気特性を厳密に制御した 上部シールドを形成し、ライト後ノイズ及び出力変動を 抑えた薄膜磁気ヘッドを提供すること。

【解決手段】薄膜磁気ヘッドの上部シールドを電気めっ き法で形成する薄膜磁気ヘッドの製法において、めっき 電流密度を時間と共にステップ型に変化させる。

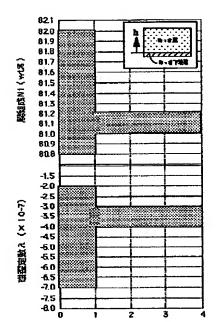


图1

めっき下地表面からの距離h(μm)

#### 【特許請求の範囲】

【請求項1】記録ヘッドと再生ヘッドを有する薄膜磁気ヘッドにおいて、再生ヘッドエレメントであるセンサー膜の周りに設けられ、軟磁気特性と磁気的なシールド機能とを持つ強磁性体膜がNiFe合金であるパーマロイから成り、初期形成層から膜厚1.0μmにおける組成範囲がNi=80.8~82.0wt%であり、膜厚1.0μmから上部形成層における膜組成範囲が、Ni=81.0~81.2wt%であることを特徴とする薄膜磁気ヘッド。

【請求項2】記録ヘッドと再生ヘッドを有する薄膜磁気ヘッドにおいて、再生ヘッドエレメントであるセンサー膜の周りに設けられ、軟磁気特性と磁気的なシールド機能とを持つ強磁性体膜がNiFe合金であるパーマロイから成り、上記強磁性体膜の磁気特性である磁歪定数入が、初期形成層から膜厚1.0μmにおいて入=-2.0~-7.0×10-7であり、膜厚1.0μmから上部形成層において入=-3.0~-4.0×10-7であることを特徴とする薄膜磁気ヘッド。

【請求項3】記録ヘッドと再生ヘッドを有する薄膜磁気ヘッドにおいて、再生ヘッドエレメントであるセンサー膜の周りに設けられ、軟磁気特性と磁気的なシールド機能とを持つ強磁性体膜がNiFe合金であるパーマロイから成り、該パーマロイのめっき膜の膜厚1.0μmより大きい膜厚の組成精度がNi=±0.1ωt%であり、膜厚1.0μm以下の組成精度がNi=±0.3ωt%であることを特徴とする薄膜磁気ヘッド。

【請求項4】請求項1から3までのいずれかに記載の薄膜磁気ヘッドにおいて、パーマロイめっきの電流密度を時間的に変化させる制御を、パソコンを用い、時間と電流値を設定して行ない、膜形成を行なうことを特徴とする薄膜磁気ヘッドの製造方法。

【請求項5】請求項1から3までのいずれかに記載の薄膜磁気ヘッドを使用することを特徴とする磁気ディスク装置。

## 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明はめっき膜製造方法の技術に関し、特に薄膜磁気ヘッドの製造方法に関する。さらに詳細には上部シールドにおいて、初期形成層の組成を厳密に制御した電気めっき法で形成する薄膜磁気ヘッドの製造方法に関する。また本発明は、この薄膜磁気ヘッドの製造方法を用いて製造した薄膜磁気ヘッド及びこの薄膜磁気ヘッドを用いた磁気ディスク装置に関する。

【0002】尚、本発明は、薄膜磁気ヘッドの製造方法 以外のめっき膜製造方法にも応用でき、このめっき膜製造方法を用いて電子回路基板を製造することも可能である。

## [0003]

【従来の技術】磁気ディスク装置として、高記録密度化 とデータ通信速度の高速化が要求されている。 【0004】この磁気ディスク装置に使用する薄膜磁気 ヘッドとして、再生ヘッドをM素子あるいはGMR素子と し、記録ヘッドをインダクティブ素子とした記録再生分 離型ヘッドの開発が進んでいる。

【0005】薄膜磁気ヘッドでは、高記録密度化に対応してBPI (BitsPerInch)及びTPI (TracksPerInch)の向上が要求され、このBPI及びTPIが向上する程、再生出力は低下傾向にある。再生出力が小さくなる程、ライト後ノイズと出力変動が再生出力に与える影響は大きく、再生エラーが発生してしまう。

【0006】また、高速通信化に対応して記録周波数の 高周波数化が進み、高周波数化によりライト後ノイズが 増加するという傾向がある。

【0007】ここでライト後ノイズとは、磁気ディスク にデータを記録した後、再生を行なう時にその再生出力 にノイズが生じる現象である。

【0008】図2に示すように、一定周波数のライト電流を数10μsec流し、ライト電流DFF後、数10μsecの間のリードへッド出力において、あるスライスレベル以上のノイズ出力をカウント計測することで評価出来る。本評価においては、薄膜磁気へッド1スライダーにつき記録再生を10000回繰り返し、上記ノイズが一定個数以上発生する薄膜磁気へッドを不良品とした。

【0009】一方、出力変動とは、磁気ディスク上のデ - 夕の再生を行なう時にその再生出力振幅が、減少又は 増加してしまう現象である。この現象は、記録動作を加 えることで加速される為、図Bに示すように、出力変動d  $V_{pp} = |V_{pp}(MAX) - V_{pp}(min)| / V_{pp}(Ave.) \times 100 (\%)$ 与えられ、本評価においては、薄膜磁気ヘッド1スライ ダーにつき記録再生を10000回繰り返し、出力変動dVpp が一定%以上発生する薄膜磁気ヘッドを不良品とした。 【0010】従来、薄膜磁気ヘッドにおけるライト後ノ イズと出力変動対策として、再生エレメントであるセン サー膜の上下部に形成するシールド膜に対し、上部シー ルドの膜厚と磁気特性である磁歪定数入を制御すること で効果があった。シールド膜厚とライト後ノイズ及び出 力変動の関係を図4に示す。シールド膜厚が厚くなる 程、ライト後ノイズ、出力変動はともに減少する傾向が あり、ライト後ノイズは4.5μα、出力変動は3.0μαで最 小となる。しかしシールド膜厚3.5μπ以上では、磁気デ ィスク内外周におけるリードトラックとライトトラック の位置決め精度が低下してしまう。従ってライト後ノイ ズ及び出力変動の許容範囲からシールド膜厚2.7~3.5μ mでなければならない。

【0011】一方、磁歪定数入とライト後ノイズ及び出力変動の関係を図5に示す。ライト後ノイズは磁歪定数  $\lambda=-3.5\times10$ -7近傍で最小となり、入≧0×10-7において著しく増加する。出力変動は磁歪定数 $\lambda=-2.0\times10$ -7近傍で最小となる。またシールド材であるNiFe合金のパーマロイは、プロセス後工程の熱処理によって磁歪定数

が+1.0~+2.0×10-7シフトしてしまう。従って熱処理による磁歪定数入変動と、ライト後ノイズ及び出力変動の許容範囲から磁歪定数入=-2.0~-4.0×10-7でなければならない。このとき膜組成は図6に示した磁歪定数入と膜組成の関係からNi=80.8~81.2ωt%である。しかし、この上部シールド膜はめっき下地膜上の初期形成層においてFeリッチの傾向が有り、膜厚3.5μmでNi=81.1ωt%、λ=-3.5×10-7の場合、初期層0.2μmではNi=78.9ωt%、λ=+4.8×10-7といった膜であることがわかった。

【0012】ライト後ノイズ及び出力変動に対して、センサー膜近傍に位置する上部シールド初期形成層の膜組成及び磁歪定数依存性は明らかであり、然るべく、さらなる磁気ディスク装置の高記録密度化及び高速通信化に対して上部シールドの改良が必要となった。

#### [0013]

【発明が解決しようとする課題】磁気ディスク装置の高 記録密度化及び高速通信化に伴い、ライト後ノイズと出 力変動の無い薄膜磁気ヘッドを用いることが必要であ る。

【0014】上部シールド膜として、めっき後で磁歪定数 λ=-2.0~-4.0×10-7、組成Ni =80.8~81.2wt%のパーマロイ膜を構成することにより、ライト後ノイズと出力変動を低減することが出来た。しかし、めっき初期形成層においてFeリッチの傾向が有る為、さらなる磁気ディスク装置の高記録密度化及び高周波数化に対し、ライト後ノイズと出力変動対策として不十分であった。

【0015】本発明の目的は、上述の薄膜磁気ヘッドの問題点を解決した薄膜磁気ヘッドを提供することにある。

【0016】また、この薄膜磁気ヘッドを用いた高性能 磁気ディスク装置を実現することにある。

#### [0017]

【課題を解決するための手段】前記課題を解決するために、本発明は主として次のような構成を採用する。上部シールド膜においてNiFe合金であるパーマロイを材料として電気めっき法で形成し、その初期形成層の組成が上層と比較して同等もしくはNiリッチとなっていること、あるいはその初期形成層の磁歪定数が上層と比較して同等もしくは小さくなっていること、これらの形成方法が同一めっき浴中で電流値を変化させてめっきを行なうこと、を有する薄膜磁気ヘッド及びその製造方法。

【0018】第1の発明の特徴は、記録ヘッドと再生ヘッドを有する薄膜磁気ヘッドにおいて、再生ヘッドエレメントであるセンサー膜の周りに設けられ、軟磁気特性と磁気的なシールド機能とを持つ強磁性体膜がNiFe合金であるパーマロイから成り、初期形成層から膜厚1.0μmにおける組成範囲がNi=80.8~82.0ωt%であり、膜厚1.0μmから上部形成層における膜組成範囲が、Ni=81.0~81.2ωt%である薄膜磁気ヘッドにある。

【0019】第2の発明の特徴は、記録ヘッドと再生へ

ッドを有する薄膜磁気ヘッドにおいて、再生ヘッドエレメントであるセンサー膜の周りに設けられ、軟磁気特性と磁気的なシールド機能とを持つ強磁性体膜がNiFe合金であるパーマロイから成り、上記強磁性体膜の磁気特性である磁歪定数入が、初期形成層から膜厚1.0μmにおいてλ=-2.0~-7.0×10-7であり、膜厚1.0μmから上部形成層においてλ=-3.0~-4.0×10-7である薄膜磁気ヘッドにある。

【0020】第3の発明の特徴は、記録ヘッドと再生ヘッドを有する薄膜磁気ヘッドにおいて、再生ヘッドエレメントであるセンサー膜の周りに設けられ、軟磁気特性と磁気的なシールド機能とを持つ強磁性体膜がNiFe合金であるパーマロイから成り、該パーマロイのめっき膜の膜厚1.0μmより大きい膜厚の組成精度がNi=±0.1wt%であり、膜厚1.0μm以下の組成精度がNi=±0.3wt%である薄膜磁気ヘッドにある。

【0021】第4の発明の特徴は、上記第1から3までのいずれかに記載の薄膜磁気ヘッドにおいて、パーマロイめっきの電流密度を時間的に変化させる制御を、パソコンを用い、時間と電流値を設定して行ない、膜形成を行なう薄膜磁気ヘッドの製造方法にある。。

【0022】第5の発明の特徴は、上記第1から3まで のいずれかに記載の薄膜磁気ヘッドを使用する磁気ディ スク装置にある。

#### [0023]

【発明の実施の形態】本発明の実施形態に係る薄膜磁気へッドおよびその製造方法について、以下説明する。ここで、基板は5インチ径ガラス基板を使用し、めっき導通下地膜としてスパッタリング法によりNiFe合金のパーマロイ0.15μm、磁歪定数λ=-3~-4×10-7を形成した。

【0024】めっき浴は、浴温30℃、plB.6、浴組成は 金属イオン濃度がFe<sup>2+0.5</sup>~1.5g/1,Ni<sup>2+</sup>10~30g/I、サ ッカリンナトリウム1.0~2.0g/I、ほう酸20~30g/I、塩 化ナトリウム20~30g/Iを使用した。

【0025】めっき電源は定電流電源を使用し、パソコンを用いて時間と電流値を設定することで、1秒及び1mA単位で印加電流シーケンスを自由に設定できるようにした

【0026】膜組成測定は蛍光X線分析装置を使用し、 磁歪定数測定は薄膜用B-Hトレーサを用いて応力印加時 における膜の異方性磁界版の変化から数1を用いて求め た。

[0027]

【数1】.

$$Hk = Hk_0 \pm \frac{3\lambda \sigma (1+\nu)}{k} \quad (A/m) \quad \cdots \quad (酸1)$$

【0028】ここで、Hk<sub>0</sub>: 応力が零時の膜の異方性磁界 (A/m), λ: 磁歪定数, ν: 膜のポアッソン比 (0.32 とした), σ: 応力 (Pa), Is: 膜の飽和磁束密度 (1Tと

した)である。印加磁界の方向は応力方向と一致させ、 応力は3点曲げ法で加えた。応力 σ を変化させて異方性 磁界IIIを測定し、その変化率から磁歪定数 入を求めた。 単位面積当たりのめっき電流値をめっき電流密度あるい は単に電流密度といい、この電流密度に対して、上述の めっき浴から図7で示すような膜組成 (Ni含有量) のめ っき膜が形成される。

【0029】また図7で示した膜組成に対して図6で示すような磁歪定数入の特性が得られる。但し、図6及び図7の膜はめっき初期から上層まで一定電流で3.5μm形成している為、初期形成層の膜組成変動及び磁歪定数入の変動を含んだ値である。

【0030】また、めっき膜厚は電解量で決まる為、定電流に対してめっき時間に比例する。上部シールド膜として磁歪定数 λ=-3.5×10<sup>-7</sup>, 膜厚3.5μπを形成する場合、図6及び図7から膜組成Ni=81.1ωt%、電流密度i=4mA/cm²である。また基板形状から被めっき面積が112.5cm²である為、電流値I=450mAとなる。

【0031】従来方法によれば、めっき開始から終了まで一定電流I=450mAを印加する為、図8に示すように膜厚1.0 $\mu$ m以下の範囲でNi含有量が急激に減少し、膜厚3.5 $\mu$ mでNi=81.1wt%、 $\lambda=-3.5 \times 10$ -7の場合、初期層0.2 $\mu$ mではNi=78.9wt%、 $\lambda=+4.8 \times 10$ -7となり膜組成差 $\Delta$ Ni=2.2wt%、磁歪定数シフト量 $\Delta\lambda=8.3 \times 10$ -7を生じる。しかも磁歪が正となってしまう。ここで、図8は各膜厚までめっきした基板を用いて膜組成及び磁歪定数 $\lambda$ を測定したものである。

【0032】そこで本発明では、めっき開始時の電流値 1と印加時間tを $I_1$ =160mA(i=1.42mA/cm²),  $t_1$ =120secと 低電流側に設定し、続いて $I_2$ =240mA(i=2.13mA/cm²),  $t_2$ =30sec、 $I_3$ =360mA(i=3.20mA/cm²),  $t_3$ =30sec、 $I_4$ =420mA(i=3.73mA/cm²),  $t_4$ =150sec、 $I_5$ =440mA(i=3.91mA/cm²),  $t_5$ =180sec、 $I_6$ =445mA(i=3.96mA/cm²),  $t_6$ =125sec、 $I_7$ =125sec2ステップ状に高電流側に電流値を上げていく印加方式を採用

した。この電流シーケンスを図11に示す。このようなステップ型の電流シーケンスを用いると膜組成は図8に示すように膜厚3.5μmでNi=81.1wt%、λ=-3.5×10-7の場合、初期層0.2μmにおいてNi=80.9wt%、λ=-3.3×10-7であり、膜組成差ΔNi=0.2wt%、磁歪定数シフト量Δλ=1.2×10-7といった膜を形成することが出来た。上述の一定電流I=450mAでのめっき膜と比較して、初期層と上層の膜組成及び磁歪定数を同等にすることが出来た。

【0033】また、めっき電流値1,~14を更に低電流側

でステップ型に設定することにより、図8に示すように 初期層の膜組成をNiリッチにすることが可能であり、膜 厚3.5μmでNi=81.1wt%、 λ=-3.5×10-7の場合、初期層 0.2μmにおいてNi=82.0wt%、λ=-7.0×10-7となり、膜 組成差ΔNi=-0.9wt%、磁歪定数シフト量Δλ=-3.5×10-7といった膜を形成することが出来た。上記方法によ り、初期層と上層の膜組成差及び磁歪定数シフト量を低 減し、同等にした膜A、Niリッチな膜B、Feリッチな膜 Cを形成して上部シールドとして用い、薄膜磁気ヘッド を製造し、ライト後ノイズ及び出力変動を評価した。そ の結果を図9及び図10に示す。これは350スライダーの薄 膜磁気ヘッドに対して、記録周波数60~180MHzで記録と 再生を10000回繰り返し行ない、ライト後ノイズ発生数 及び出力変動dVppを測定し、累積度数で示したものであ る。従来技術と比較すると、ライト後ノイズ (=WN) 発 生数が10スライダー以下、出力変動dVppは10%以下を目 標値とすれば、膜AはWNが約20%、dVppが約40%低減、 膜BはWNが約21%、dVppが約39%低減、膜CはWNが約18 %、dVppが約38%低減することが出来た。膜A、B、Cは ともに磁気ヘッドの電気特性上同等レベルであり従来品 と比較して、ライト後ノイズを約20%、出力変動を約40 %と低減する効果が得られた。

【0034】表1に従来品と本発明品A、B、Cによる薄膜磁気ヘッド評価判定表を示す。

[0035]

【表1】

表1

		膜全体			初期層		特性評価	
No.	1681	シールド 映算	l (×10-7)	NdB成 〈WW〉	入 (×10-7)	H祖成 (www.)	ライト役 ノイズ	出力庆勤
從來品-1	膜厚2.7µm	2.7# m	-4.0	81 <i>2</i>	4.3	78.8	×	×
從來品-2	膜厚3.5μm	35# M	-3.5	81.1	4.8	78.9	Δ	Δ
本発明品A	同等組成	30µm	-3.5	81.1	-3.5	81.8	0	0
本発明品B	Niリッチ	3.0 µ m	-35	81.1	-7.0	B2.0	٥	0
本発明品C	Feリッチ	3.0 µ m	-35	81.1	-2.0	808	O	O

【0036】更に試作検討を行ない、電流値をステップ型に変化させる方法を用いることで、図1及び図2に示すような膜厚方向に対する膜組成及び磁歪定数を有する膜

の形成が可能となり、この膜を上部シールドとして用いた薄膜磁気へッドによってライト後ノイズ及び出力変動 を低減することが出来た。 【0037】また図11に示す膜Aの電流シーケンスを用いてライト後ノイズと出力変動の膜組成及び磁歪定数依存性を調査した。その結果を図4及び図5に示す。従来品と比較するとシールド膜厚2.5μm以上でライト後ノイズ、出力変動ともに最小となり、かつ膜厚依存性が小さくなる。磁歪定数に対しては、-3.5×10-7以下でライト後ノイズ、出力変動ともに最小となり、かつ磁歪定数依存性が小さくなる。

【0038】一方、膜厚方向に対する膜組成変動を低減 する他の実施例として、攪拌速度または浴温,浴組成,p II等を時間と共に変化させてめっきを行なう方法があ る。攪拌条件としては、棒を往復揺動して、めっきする 基板表面近傍の液を撹拌する方法を行ない、膜厚上層に おいて70往復/分に対して初期形成層において高速100往 復/分とすることで初期形成層のFeリッチを抑制するこ とが出来る。また、浴温条件としては、めっき開始時浴 温38℃に設定し、初期形成層から膜厚上層にかけて加熱 ・冷却機構を用いて浴温30℃まで温調制御することで同 様の効果が得られた。またpH条件としては、pH2.5でめ っきを開始し、アルカリ滴定により膜厚上層において叫 3.0までpH上昇を行なうことで同様の効果が得られた。 また浴組成条件としては、硫酸鉄の濃縮溶液を用いて、 めっき開始からこの溶液を適定して金属イオン濃度比 (Ni2+/Fe2+)を変化させることで、同様の効果が得ら れた。

【0039】また、上部シールド材として高飽和磁束密度を持つNi含有量44~48wt%のNiFe合金を使用することが可能であり、この材料を電気めっき法で形成する場合においても、上述のステップ状に変化させた電流値を適正化することで初期層と上層の膜組成差△Niを低減することが出来る。

【0040】次に、本発明の他の実施形態について図12 及び図13を用いて説明する。図12は図13で示した磁気コ ア10の端部である上部書き込みポール4を電気めっき法 で形成した場合の、断面図を示したものである。上部書 き込みポール4はパーマロイないしは高飽和磁束密度を 持つNi含有量44~48wt%のNiFe合金を材料として形成さ れ、初期層と上層との膜組成差をΔNi=3.0wt%からΔNi= 0.5wt%まで低減することが出来た。組成測定は、上部書 き込みポール4断面をEDX(エネルギー分散型X線分析) 法を用いた。上部書き込みポール4の形成方法は、ま ず、基板1上にめっき導通下地膜2をスパッタリング法で 形成し、続いて上部書き込みポール4を含む磁気コア10 の形状にレジストフレーム3を形成する。ここにめっき を行なうと、上部書き込みポール4はフレーム間0.5~1. 0μπ、フレーム高さ5~10μπでありアスペクト比10~20 と非常に狭小部となる。この場合、他のめっきパターン 部と面積差が大きい為、電流密度差が生じること及び浴 **攪拌状態から浴組成差が生じることから膜厚方向に組成** 変動が起きてしまうのである。

【0041】本発明の薄膜磁気ヘッドを用いて、磁気ディスク装置を製作した。図14に磁気ディスク装置の構造 概略図を示す。

【0042】また本発明は、薄膜磁気ヘッドの製造方法 に限ったことではなく、このめっき膜製造方法を用いて 電子回路基板を製造することも可能である。

#### [0043]

【発明の効果】本発明によれば、ライトヘッドとリード ヘッドを有する磁気記録装置に使用する薄膜磁気ヘッド において、めっき電流密度をステップ型に変化させて、 めっき初期形成層の組成を厳密に制御した上部シールド 膜を用いることにより、ライト後ノイズと出力変動の小 さい薄膜磁気ヘッドを提供することができる。またこの 薄膜磁気ヘッドを使用することにより、高記録密度化及 び高速通信化された磁気ディスク装置を提供することが できる。

#### 【図面の簡単な説明】

【図1】本発明による膜厚に対する膜組成Ni領域及び磁 歪定数入領域を示す図である。

【図2】 ライト後ノイズを示す図である。

【図3】出力変動を示す図である。

【図4】膜厚に対するライト後ノイズ及び出力変動を示す図である。

【図5】磁歪定数入に対するライト後ノイズ及び出力変動を示す図である。

【図6】膜組成Niと磁歪定数入の関係を示す図である。

【図7】めっき電流密度と膜組成Niの関係を示す図である。

【図8】本発明品と従来品における膜厚に対する膜組成 Ni及び磁歪定数入を示す図である。

【図9】本発明品と従来品におけるライト後ノイズ発生 数の累積度数を示す図である。

【図10】本発明品と従来品における出力変動の累積度 数を示す図である。

【図11】本発明によるめっき電流シーケンスの図であ る.

【図12】上部書き込みボールをめっき形成した図である

【図13】薄膜磁気ヘッドの先端部の断面図である。

【図14】本発明の薄膜磁気ヘッドを用いた磁気ディスク装置の概略図である。

#### 【符号の説明】

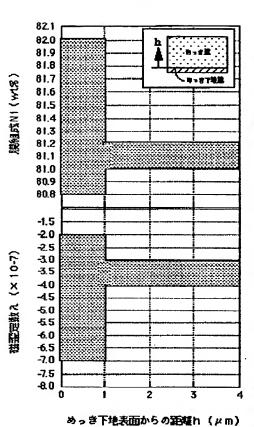
1…基板、2…めっき導通下地膜、3…レジストフレーム、4…上部書き込みボールのめっき形状、10…上部書き込みボール、11… GAP、12… コイル、13 …絶縁膜、14 …下部シールド、15… 上部シールド、16… MRセンサー部、17… ハードバイアス層及び電極層、18… 基板、21 …磁気記録媒体、22 …磁気記録媒体駆動部、23 …磁気へッド、24 …磁気へッド駆動部、25 …記録再生信号処理系。

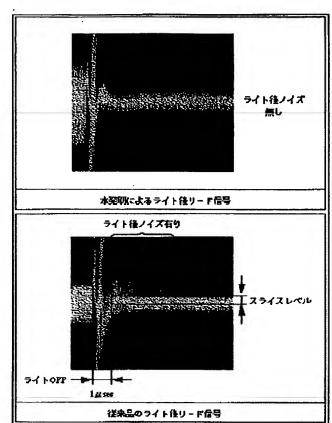


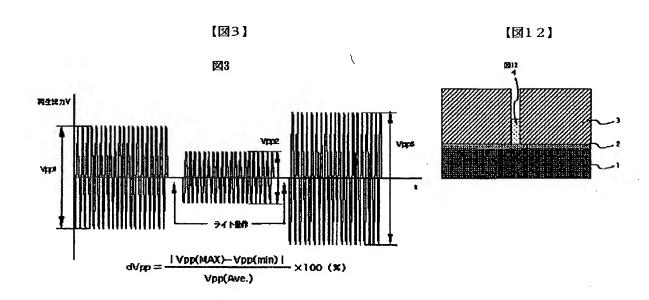
【図2】

図1

図2



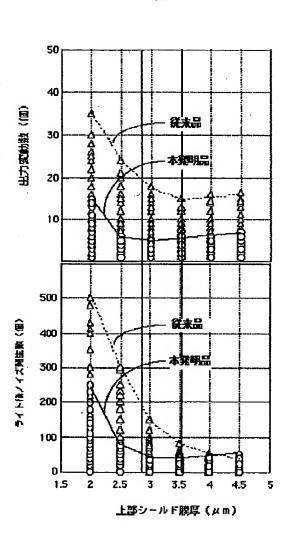


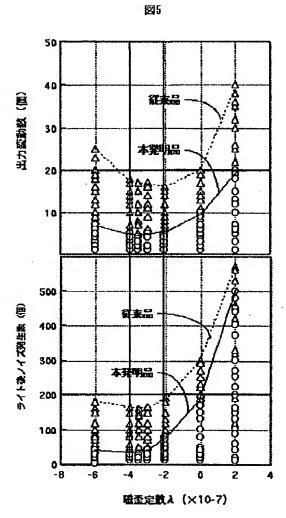


【図4】

図4

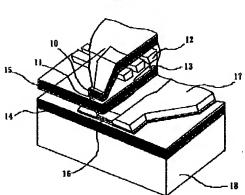


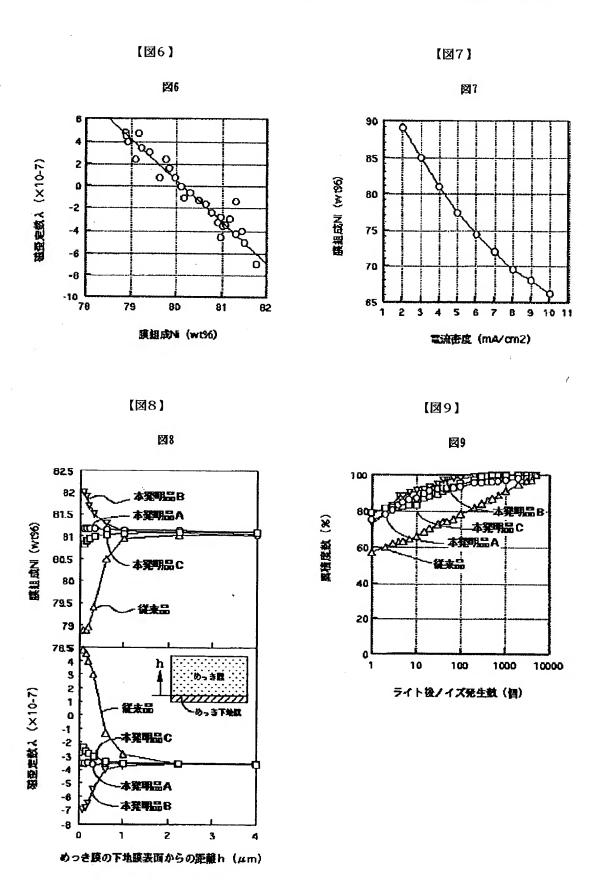


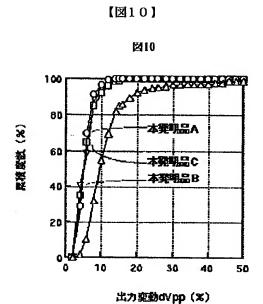


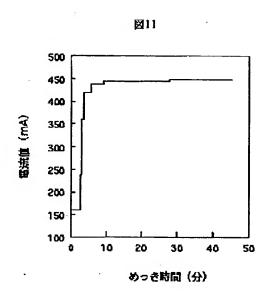
【図13】

**B**13









【図11】

(図 1 4 )

M14

(a)

(b) (p)のA-A 新面図

21

23

24

21 23 24

フロントページの続き

(72)発明者 斉藤 治信

神奈川県小田原市国府津2880番地 株式会社日立製作所ストレージシステム事業部内

(72)発明者 斉木 教行

神奈川県小田原市国府津2880番地 株式会 社日立製作所ストレージシステム事業部内

## (10)101-291211 (P2001-29JL8

(72)発明者 香川 昌慶

神奈川県小田原市国府津2880番地 株式会 社日立製作所ストレージシステム事業部内

(72)発明者 近藤 祥

神奈川県小田原市国府津2880番地 株式会社日立製作所ストレージシステム事業部内

(72)発明者 石掛 賢治

神奈川県小田原市国府津2880番地 株式会社日立製作所ストレージシステム事業部内

(72)発明者 椎名 宏実

茨城県日立市弁天町三丁目10番2号 日立 協和エンジニアリング株式会社内

Fターム(参考) 5D033 BA03 BA07 BB43 DA04

5D034 BA18 BB08 BB12 CA04 DA07

5E049 AA07 AA09 BA12